

Abb. 9 Stromlaufplan Steuerelektronik 3 1.45.518673.3/04
 Blatt 1
 Управляющая электроника 3:
 схема соединений

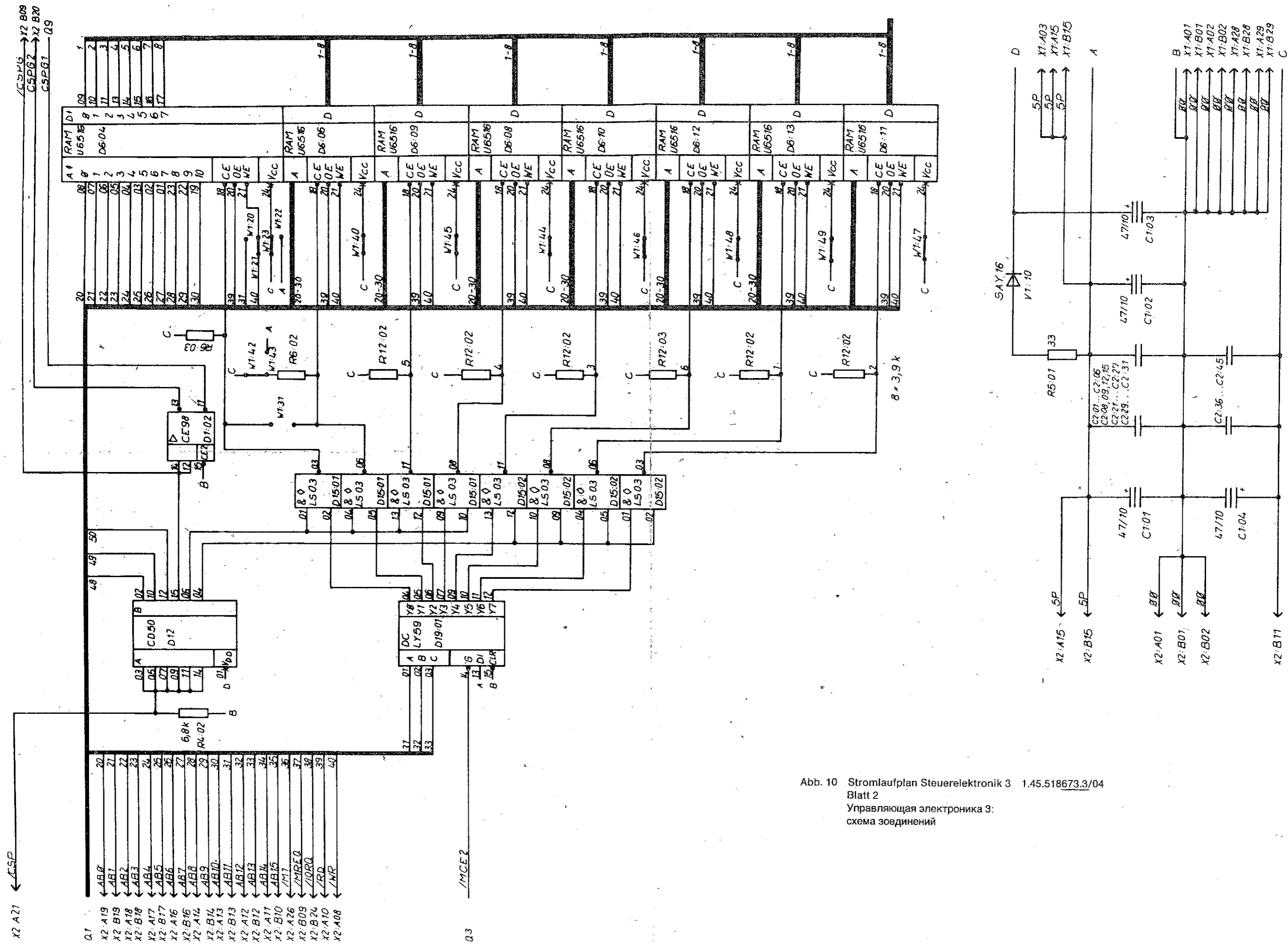
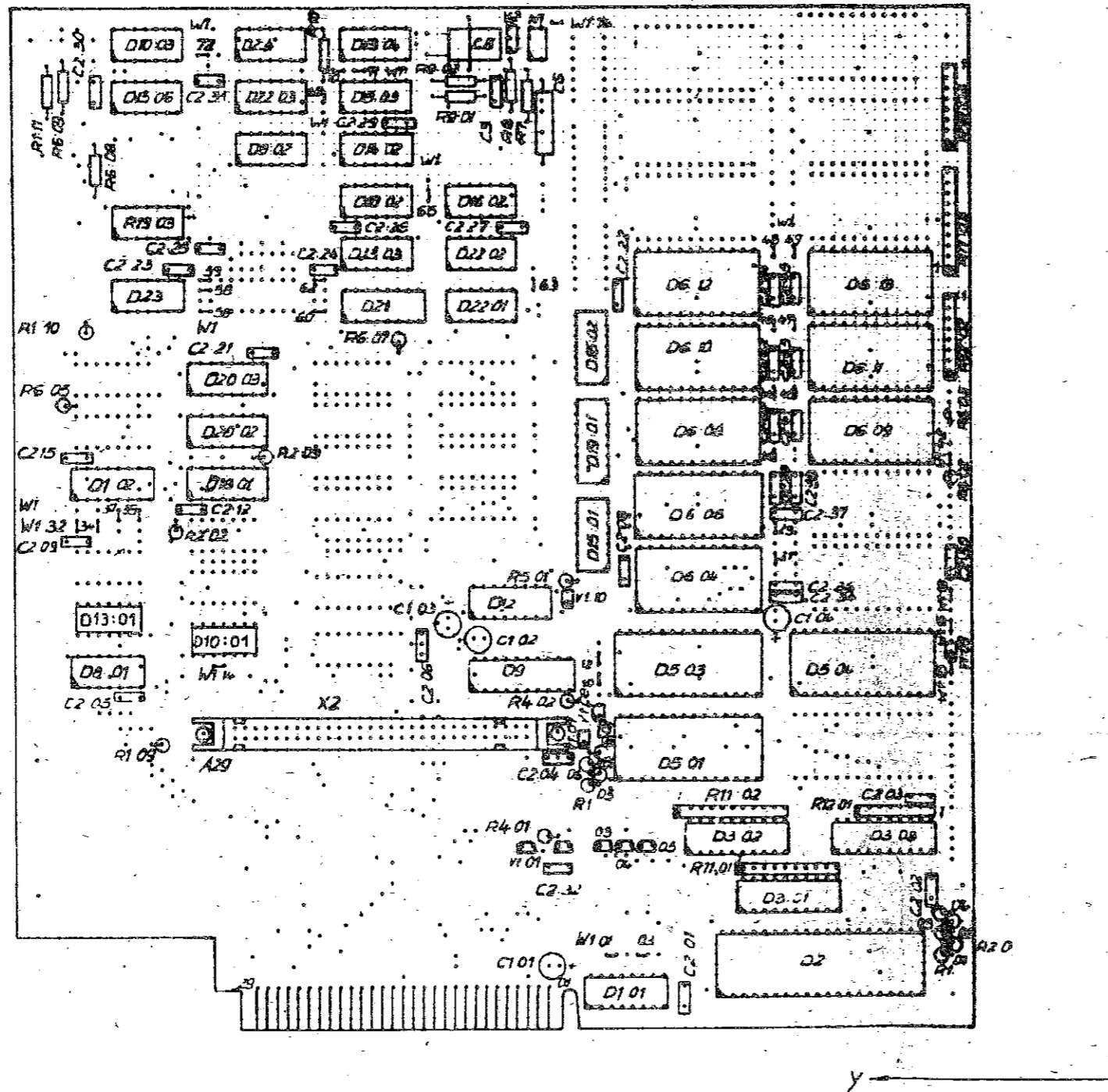


Abb. 10 Stromlaufplan Steuerelektronik 3 1.45.518673.3/04
 Blatt 2
 Управляющая электроника 3:
 схема соединений



Strom	0	1	2	3	4
D5 01	U2764 C45 Y700				
	Prüfsumme	18 15			
D5 03	U2764 C45 Y701				
	Prüfsumme	39 D9			
D5 04	U2764 C45 Y702				
	Prüfsumme	AC 21			

Prüfsumme mit Programmtest

Abb. 11 Belegungsplan Steuer Elektronik 3 1.45.518673.3/09
 Управляющая электроника 3:
 схема расположения элементов

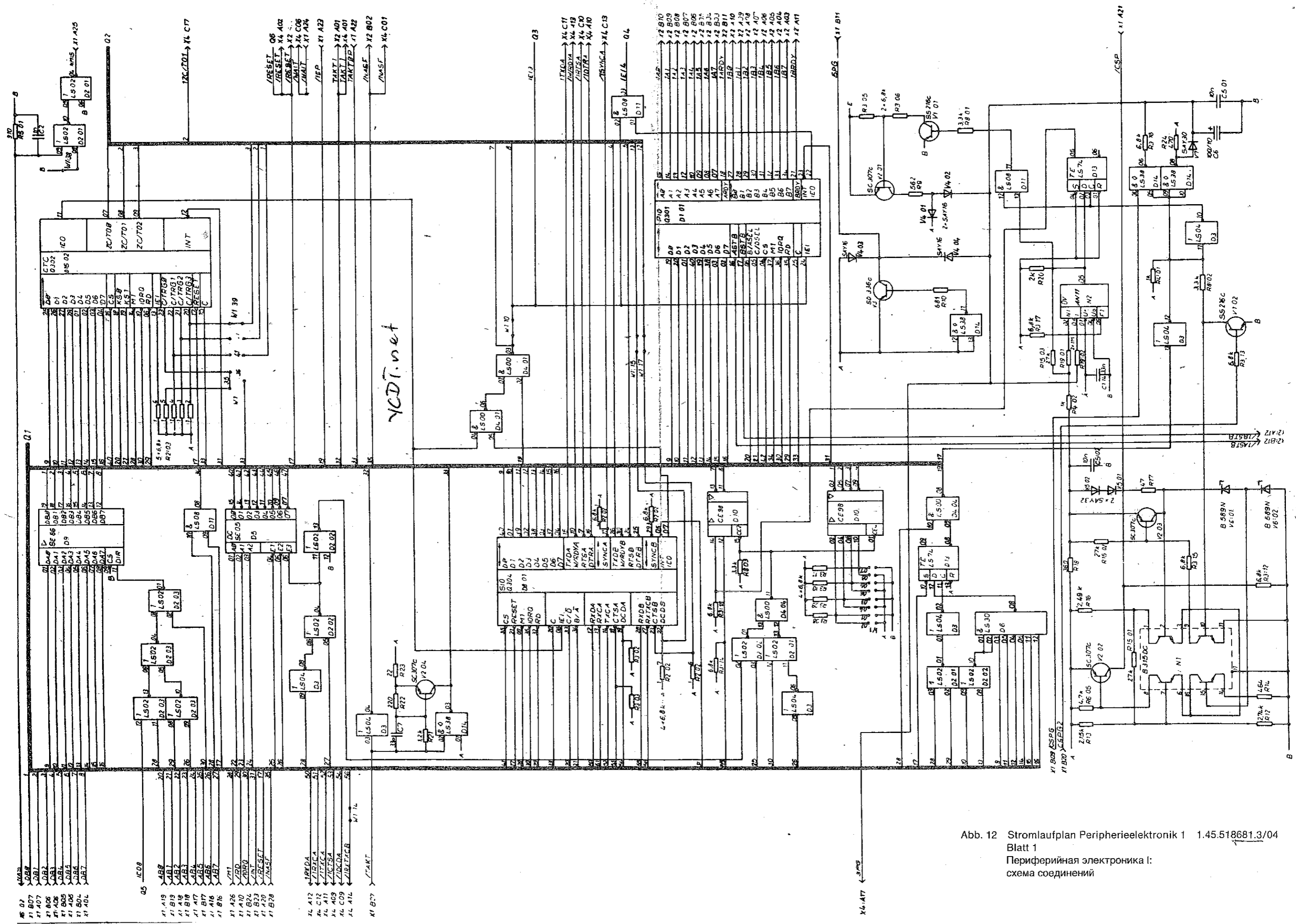


Abb. 12 Stromlaufplan Peripherieelektronik 1 1.45.518681.3/04
 Blatt 1
 Периферийная электроника I:
 схема соединений

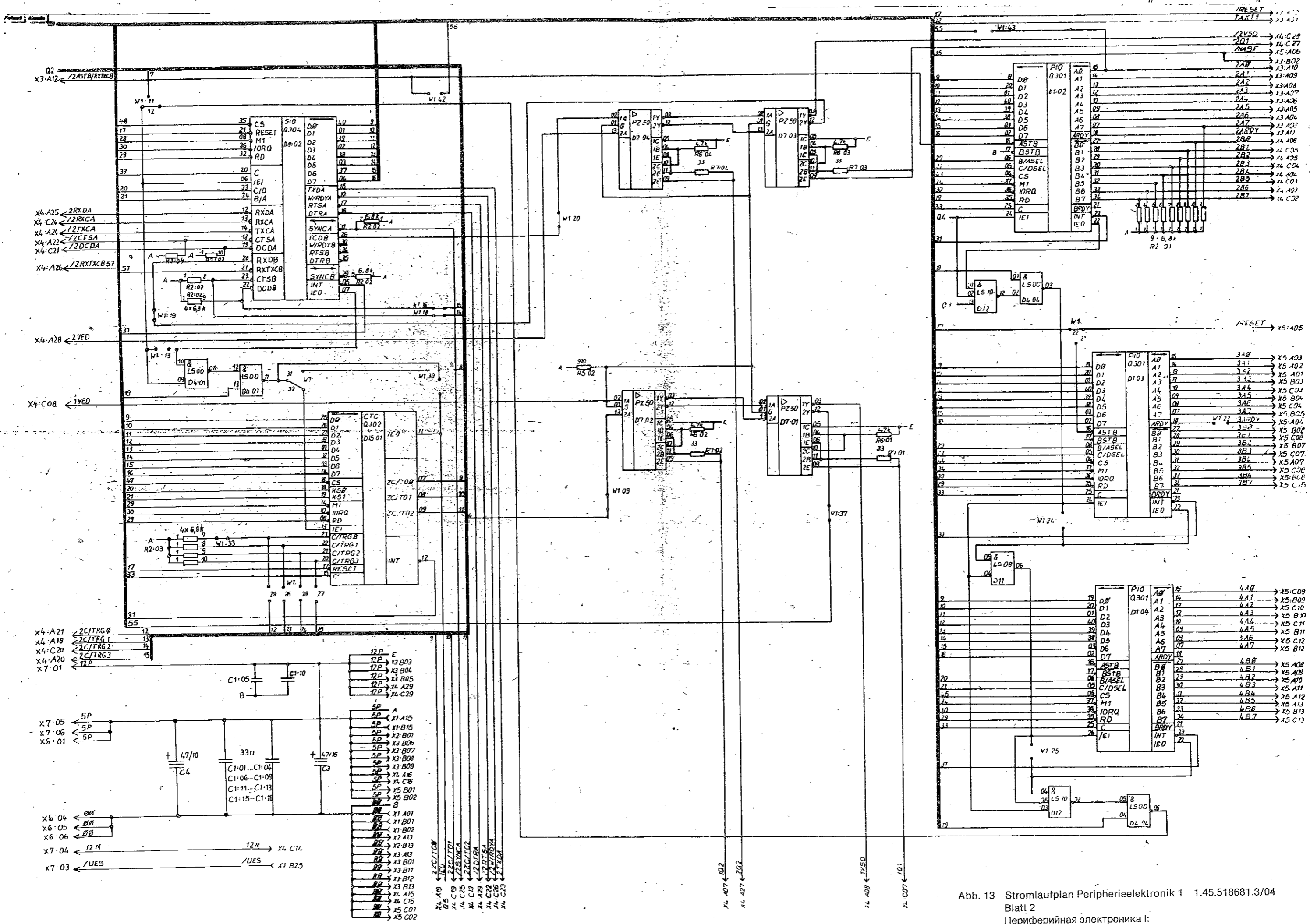
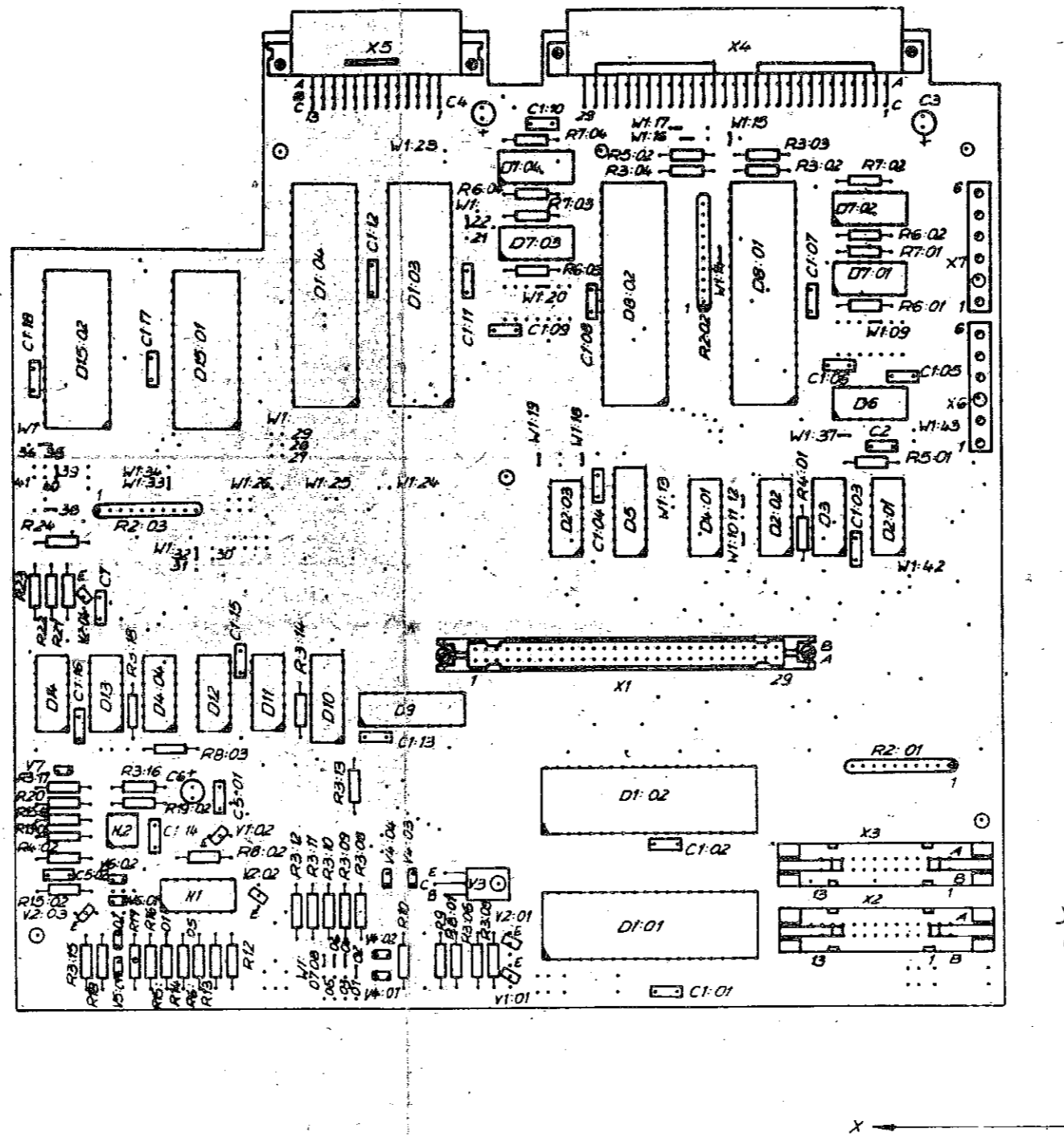


Abb. 13 Stromlaufplan Peripherielektronik 1 1.45.518681.3/04
 Blatt 2
 Периферийная электроника I:
 схема соединений



Oberfläche schutzlackiert

Abb. 14 Belegungsplan Peripherieelektronik 1 1.45.518861.3/09
 Периферийная электроника I:
 схема расположения элементов